

Links para Aulas *online* da disciplina Organização e Arquitetura de Processadores do semestre 2021/2

1. Versões Disponíveis no Youtube

- Aula 01 - 04/08/2021 - <https://youtu.be/bf3D4t9OnX4> - Apresentação da disciplina e slides introdutórios
- Aula 02 - 06/08/2021 - <https://youtu.be/1zMVUnG-EAE> - Slides introdutórios (fim) e 6 elementos definitórios
- Aula 03 - 11/08/2021 - <https://youtu.be/xL5erbsD3v0> - 6 elementos definitórios e o MIPS (contexto de uso)
- Aula 04 - 13/08/2021 - <https://youtu.be/v7Vtjky6vM> - 6 elementos definitórios (fim), spec do TP1, modos de ender. MIPS
- Aula 05 - 18/08/2021 - <https://youtu.be/9Gpl4OvSNpY> - (Presencial) - Programação em assembly do MIPS e o MARS
- Aula 06 - 20/08/2021 - <https://youtu.be/l-rP-8FG3wk> - (Presencial) - Programação em assembly do MIPS e o MARS
- Aula 07 - 25/08/2021 - <https://youtu.be/iuSgraYobd0> - Exercícios de Programação em assembly do MIPS (tabela ASCII)
- Aula 08 - 27/08/2021 - https://youtu.be/F-23j_paF1A - Convenção de uso registradores MIPS. Funções em assembly MIPS
- Aula 09 - 1o/09/2021 - https://youtu.be/AyxYn7t_mQc - Funções aninhadas em assembly MIPS, criação e uso de pilhas
- Aula 10 - 03/09/2021 - <https://youtu.be/vp13RIM3QVI> - Parte 1 - Fatorial recursivo em assembly
- Aula 10 - 03/09/2021 - <https://youtu.be/qA0biyPevWE> - Parte 2 - Fibonacci - Projeto de um sistema digital com BD e BC
- Aula 11 - 08/09/2021 - <https://youtu.be/ExjsdUHOHdc> - Parte 1 - Fibonacci – Estruturas do BC e do BD
- Aula 11 - 08/09/2021 - <https://youtu.be/5kDMUeU5eSM> - Parte 2 - Fibonacci – Estrutura do VHDL para BC e BD
- Aula 12 - 10/09/2021 - <https://youtu.be/r0MK4KIHXaw> - Fibonacci –VHDL versus diagramas de blocos
- Aula 13 - 15/09/2021 - https://youtu.be/2q5Leu_AHUY - Especificação do TP2, Projeto lógico do Fibonacci
- Aula 14 - 17/09/2021 - <https://youtu.be/WuWRAIDM2J0> - Organização de Processadores: princípios temporais (síncrono)
- Aula 15 - 22/09/2021 - <https://youtu.be/H2Co71nDhc4> - (Presencial) – Estrut. detalhada MIPS_S – fluxo de execução de instr
- Aula 16 - 24/09/2021 - <https://youtu.be/jQ5nJO1Tcgc> - (Presencial) - Fluxo de execução de instruções detalhado – MIPS_S
- Aula 17 - 29/09/2021 - <https://youtu.be/H3NcGKQ4cpo> - Fluxo de execução de instruções detalhado – MIPS_S (JAL/JR)
- Aula 18 - 1o/10/2021 - <https://youtu.be/cyIb5c77Kik> - Fluxo de execução de instruções – MIPS_S (LW, SW, LBU, SB)
- Aula 19 - 06/10/2021 - <https://youtu.be/4yWxHZkv7PM> - Implementação VHDL da MIPS_S - Simulação
- Aula 20 - 08/10/2021 - <https://youtu.be/NDXMu7w7Ngs> - Implementação VHDL da MIPS_S - Simulação
- Aula 21 - 13/10/2021 - <https://youtu.be/QEQwwAiGzbg> - Implementação VHDL da MIPS_S - Simulação
- Aula 22 - 15/10/2021 - <https://youtu.be/FB5w7jclfwo> - Implementação VHDL da MIPS_S - Simulação
- Aula 23 - 20/10/2021 - https://youtu.be/O_RtiiAl2uU - Implementação VHDL da MIPS_S - Simulação
- Aula 24 - 22/10/2021 - https://youtu.be/pFS3_gely04 - Implementação VHDL da MIPS_S – Simulação / Pipelines
- Aula 25 - 27/10/2021 - https://youtu.be/zvJYZIcc_2c - Pipelines
- Aula 26 - 29/10/2021 - <https://youtu.be/52U4eQWuXg4> - Pipelines, Hazards e soluções
- Aula 27 - 03/11/2021 - https://youtu.be/iP_mYEMCfFE - Representação de naturais e inteiros
- Aula 28 - 05/11/2021 - <https://youtu.be/0owwJwkQMFk> - Exercícios de pipelines, representação de naturais e inteiros
- Aula 29 - 10/11/2021 - <https://youtu.be/l71yrhST34k> - Representação de racionais e o padrão IEEE-754
- Aula 30 - 12/11/2021 - <https://youtu.be/QdbnNaQYmBc> - Operações sobre racionais no padrão IEEE-754
- Aula 31 - 17/11/2021 - <https://youtu.be/Dlga3Hfqcpk> - E/S em computadores – Modelos de Comunicação Digital
- Aula 32 - 19/11/2021 - https://youtu.be/gt1M2_f6zrl - Revisão: Pipelines e racionais. E/S – Mapeamento da Com em SDs
- Aula 33 - 24/11/2021 - <https://youtu.be/xS61kV6QH40> - (Presencial) – E/S em computadores – Modos de Transferência
- Aula 34 - 26/11/2021 - https://youtu.be/yNyDE_tzLus - (Presencial) – Hierarquia de Memória
- Aula 35 - 1o/12/2021 - <https://youtu.be/8Am5GpGXztQ> - Gerência de Memórias Cache