

- 1) Bruno e Drielle - 8,8
  - Relatório: (1,8)
    - O primeiro cronômetro não é de basquete. (-0,2)
  - Projeto 1 ok. (3,0)
    - Vídeo mostra funcionalidade completa do cronômetro decrescente.
  - Projeto 2 ok. (4,0)
    - Vídeo mostrou funcionamento parcial (para-continua ok, carga ok, mas sem testar novo-quarto ou as condições de parada automática). (-0,5)
    - Instabilidades devido ao não uso do módulo de debounce. (-0,5)
  
- 2) Cesar e Miguel - 10,0, Parabéns!!
  - Relatório: (2,0)
    - Muito bom e completo.
  - Projeto 1: (3,0)
    - Funcionando perfeitamente, na simulação e na placa. Estrutura do VHDL muito boa.
  - Projeto 2: (5)
    - Funcionando perfeitamente, na simulação e na placa. Estrutura do VHDL muito boa. Usaram novos módulos: display driver e debounce.
  
- 3) Gabriel e Leonardo - 7,0
  - Relatório: (2,0)
    - Relatório OK, com link para vídeos que mostram a funcionalidade alcançada, a mesma que obtive na depuração dos projetos.
  - Projeto 1: (3,0)
    - Funcionando perfeitamente, na simulação e na placa. Estrutura do VHDL boa.
  - Projeto 2: (2,0)
    - Não funcionou direito. Contadores até avançam mas de forma bem aleatória, e rápido demais. (-2,0)
    - Problemas estão na coordenação dos enables dos diferentes somadores, pois o top está OK (-0,5)
    - Não usaram módulos de debounce na versão entregue. (-0,5)
  
- 4) Guilherme Antonini e Ivan Paladin - 9,0
  - Relatório: (2,0)
    - Relatório OK, com link para vídeos excelentes descrevendo vários aspectos da operação dos dois projetos.
  - Projeto 1: (3,0)
    - Funcionando perfeitamente, na simulação e na placa. Estrutura do VHDL boa.
  - Projeto 2: (4,0)
    - Implementação OK, mas violaram a especificação, usando um clock lento (100Hz) e não o clock de 100MHz para controlar os contadores. (-0,5)
    - Não usaram os módulos de debounce (que não ou funcionam mal com um clock lento). (-0,3)
    - A carga do contador de segundos com o valor de chaves realiza uma conversão inútil, bastava fazer um teste para ignorar valores acima de 59 decimal. (-0,2)
  
- 5) Henrique - 7,0
  - Relatório: (1,5)
    - Relatório muito pobre, mas explica bem as dificuldades que o aluno teve para desenvolver os projetos até o final. Os vídeos mostram bem o que acontece. (-0,5)
  - Projeto 1: (2,0)
    - Funcionando em alguns aspectos, mas há um atraso entre a ida do contador de segundos de 00 para 59 e o decremento do contador de minutos, que deveria ser ao mesmo tempo. A causa está associada a sinais de habilitação de contagem que são gerados por uma condição sujeita ao clock quando não deveriam sê-lo, devendo ser lógica combinacional. (-0,5)
  - Projeto 2: (3,5)
    - Implementação viola a especificação, usando um clock lento (saída do contador de centésimos) e não o clock de 100MHz para controlar os contadores de segundos e minutos. (-0,5)
    - Conseqüentemente, os módulos de debounce funcionam mal (devido ao clock lento). (-0,3)
    - A carga do contador de segundos com o valor de chaves realiza uma conversão inútil, bastava fazer um teste para ignorar valores acima de 59 decimal. (-0,2)
    - O contador de quartos não está sendo carregado adequadamente na carga. (-0,5)
  
- 6) Mateus e Nathan - 5,8
  - Relatório: (0,5)
    - Relatório praticamente vazio, apenas lista o código VHDL e o comenta, o que pode ser feito no código entregue, sem nenhuma necessidade de estar no relatório. (-1,5)
  - Projeto 1: (1,8)
    - Não funciona na placa, apenas mostra o valor 00.00, não se consegue carregar o contador de minutos com o valor das chaves. Assim, não se consegue ver o cronômetro

- contando. (-1,0)
- Simulação:
  - O arquivo de configuração de formas de onda não ajuda em nada verificar a funcionalidade do projeto, com poucos sinais, nem mesmo o cklseg aparece. (-0,2)
  - A funcionalidade básica está operando OK na simulação.
- Projeto 2: (3,5)
  - Implementação não usou o driver novo do display, nem o debounce novo. Assim, não conseguem mostrar o que era esperado na placa Nexys A7. (-0,5)
  - O módulo está funcionando em hardware parcialmente, não mostra nada nos displays altos da placa Nexys A7 devido ao uso do driver limitado. Como não documentaram nada da operação, fica difícil de avaliar se a parte alta realmente está funcionando. (-1,0)
- 7) Matheus - 1,5
- Relatório: (0,5)
  - Relatório praticamente vazio, não mencionado o projeto 1 (cronômetro decrescente) e descreve os problemas enfrentados no projeto 2 (Cronômetro de basquete), sem apresentar resultados. (-1,5)
- Projeto 1: (0,0)
  - Não entregou nenhum arquivo deste projeto. (-3,0)
- Projeto 2: (1,0)
  - Projeto entregue está com arquivos faltando (1 módulo edge\_detector falta, provavelmente um debounce, não foi anexado. Falta também a versão antiga do display driver, que não foi anexado). Usou arquivos antigos, inclusive para pinagem, não seguindo a especificação deste semestre. Não há como simular nem sintetizar o material entregue e não foi anexado arquivo .bit que possa ser testado. (-4,0)
- 8) Murilo - 6,0
- Relatório: (1,0)
  - Relatório descreve a implementação com sucesso do projeto 1 (cronômetro decrescente) e a solução parcial obtida para o cronômetro de basquete. Faltam mais detalhes sobre os dois projetos, formas de onda ilustrativas etc. (-1,0)
  - Vídeo do projeto 1 ok.
- Projeto 1: (3,0)
  - Funcionando bem com todas as funcionalidades esperadas, usando o display driver antigo (da placa Nexys 2).
- Projeto 2: (2,0)
  - Não implementou a funcionalidade de quartos. (-0,5)
  - Cronômetro não inicializa com 15.00.00. (-0,5)
  - Carga funciona.
  - Máquina de estados viola a especificação, usando clock lento. (-0,5)
  - Contador de centésimos funciona bem, mas não afeta o contador de segundos quando passa de 00 a 99. (-0,5)
  - Difícil saber se demais contadores estão operando ok. (-1,0)